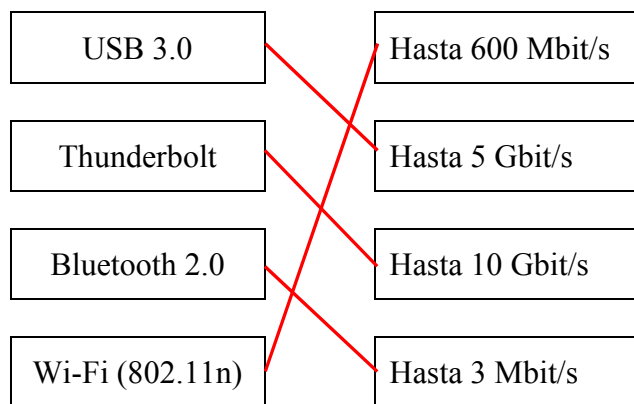


1. ¿Qué tipos de interfaces se pueden utilizar en redes de acceso y troncales?

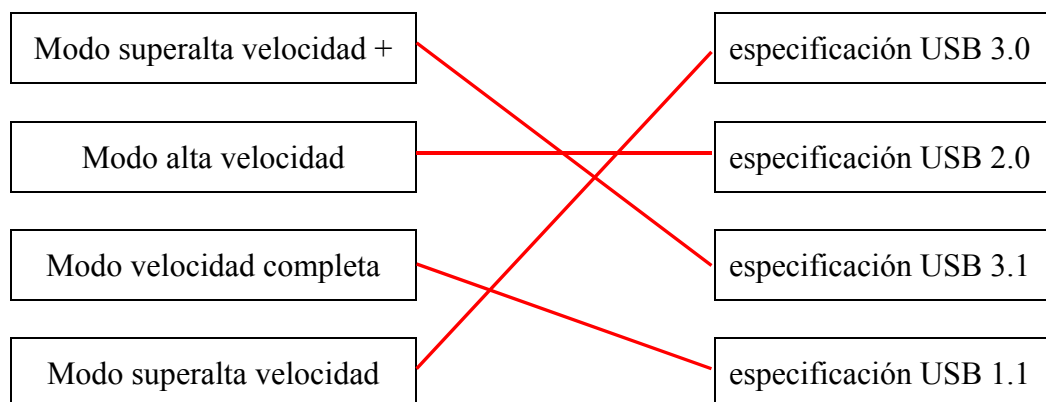
1. interfaz metálica
2. interfaz óptica
3. interfaz inalámbrica

2. Relacione las cuatro interfaces diferentes que aparecen en la columna de la izquierda a la velocidad de transferencia teóricamente alcanzable que se corresponde en la columna de la derecha.**3. Modificar los siguientes textos para que las afirmaciones resulten verdaderas.**

La interfaz USB es una interfaz (~~paralelo~~^{serie}) tipo (~~anillo~~^{bus}). Todos los dispositivos conectados a la interfaz USB (~~no comparten~~^{comparten}) todo el ancho de banda disponible entre ellos.



4. Relacionar los cuatro diferentes modos de transferencia que se muestran en la columna de la izquierda con su tipo de especificación correspondiente en la columna de la derecha.



5. Seleccionar el dispositivo USB que se utiliza para la ampliación del bus USB.

☒ USB HUB

☐ USB función

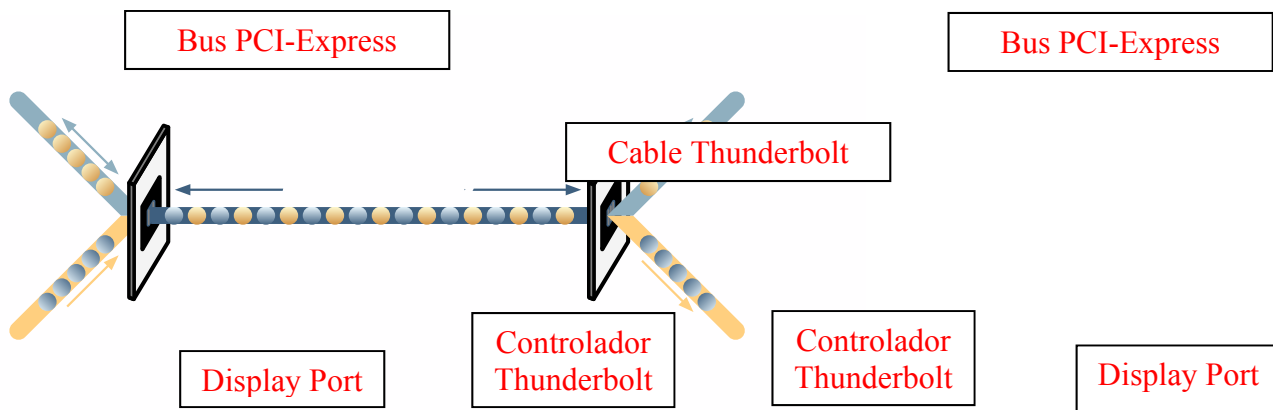
6. Modificar los siguientes textos para que las afirmaciones resulten verdaderas.

La interfaz USB 3.0 es un bus (~~único~~ **dual**), la cual es (~~un puente~~ **una conexión paralela**) de la interfaz USB 2.0 y la nueva interfaz USB Superspeed. Este concepto (~~no permite~~ **permite**) el uso de equipos terminales USB 2.0 en controladores USB 3.0. Sin embargo, existe una restricción fundamental. (~~Es posible~~ **No es posible**) utilizar ambos buses simultáneamente en un dispositivo terminal.

7. ¿Qué clase de paquetes son utilizados por USB SuperSpeed?

1. **Link Management Packet LMP**
2. **Transaction Packet TP**
3. **Data Packet DP**
4. **Isochronous Timestamp Packet ITP**



8. Complete la figura añadiendo las etiquetas correctas a cada uno de los recuadros:**9. Modificar los siguientes textos para que las afirmaciones resulten verdaderas.**

(El ~~dispositivo final~~ **controlador**) es un componente clave para la transferencia de datos en la interfaz Thunderbolt.

El (~~dispositivo final~~ **controlador**) es parte del equipo transmisor y receptor.

El (~~dispositivo final~~ **controlador**) está diseñado para comunicaciones con (~~muy pequeño~~ **gran**) retardo y

(~~sin soporte~~ **con el soporte**) de peticiones de QoS (calidad de servicio).

